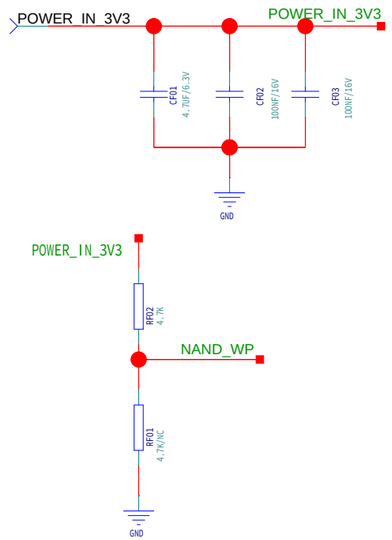
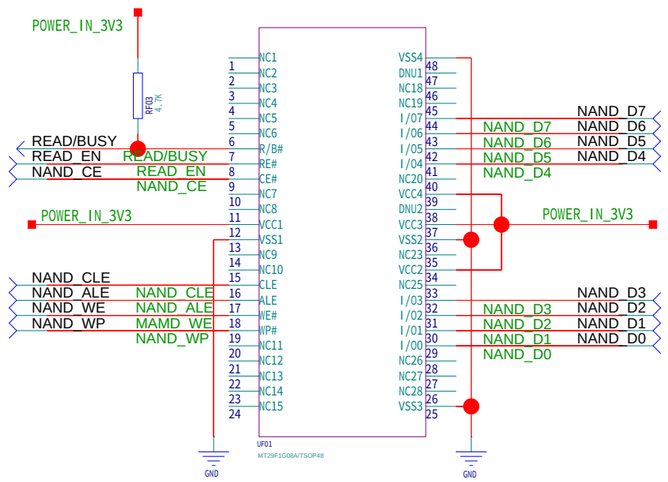
Nand Flash-TSOP48





输入网络

POWER_IN_3V3：电源输入引脚，3.3V
NAND_ALE：地址锁存信号
NAND_CLE：命令锁存信号
NAND_CE：NANDFlash片选信号
NAND_D0--NAND_D7：IO口，8位数据地址线
READ_EN：读取使能信号
NAND_WE：写使能信号
NAND_WP：硬件写保护

输出网络

READY/BUSY：就绪与繁忙指示信号

注意事项

1、该电路对应芯片封装为TSOP48；
2、写保护引脚默认为上拉处理，预留对地电阻；
3、READY/BUSY引脚为OD输出，已做上拉处理；
4、如需兼容多种器件，请自行对CBB电路做修改；