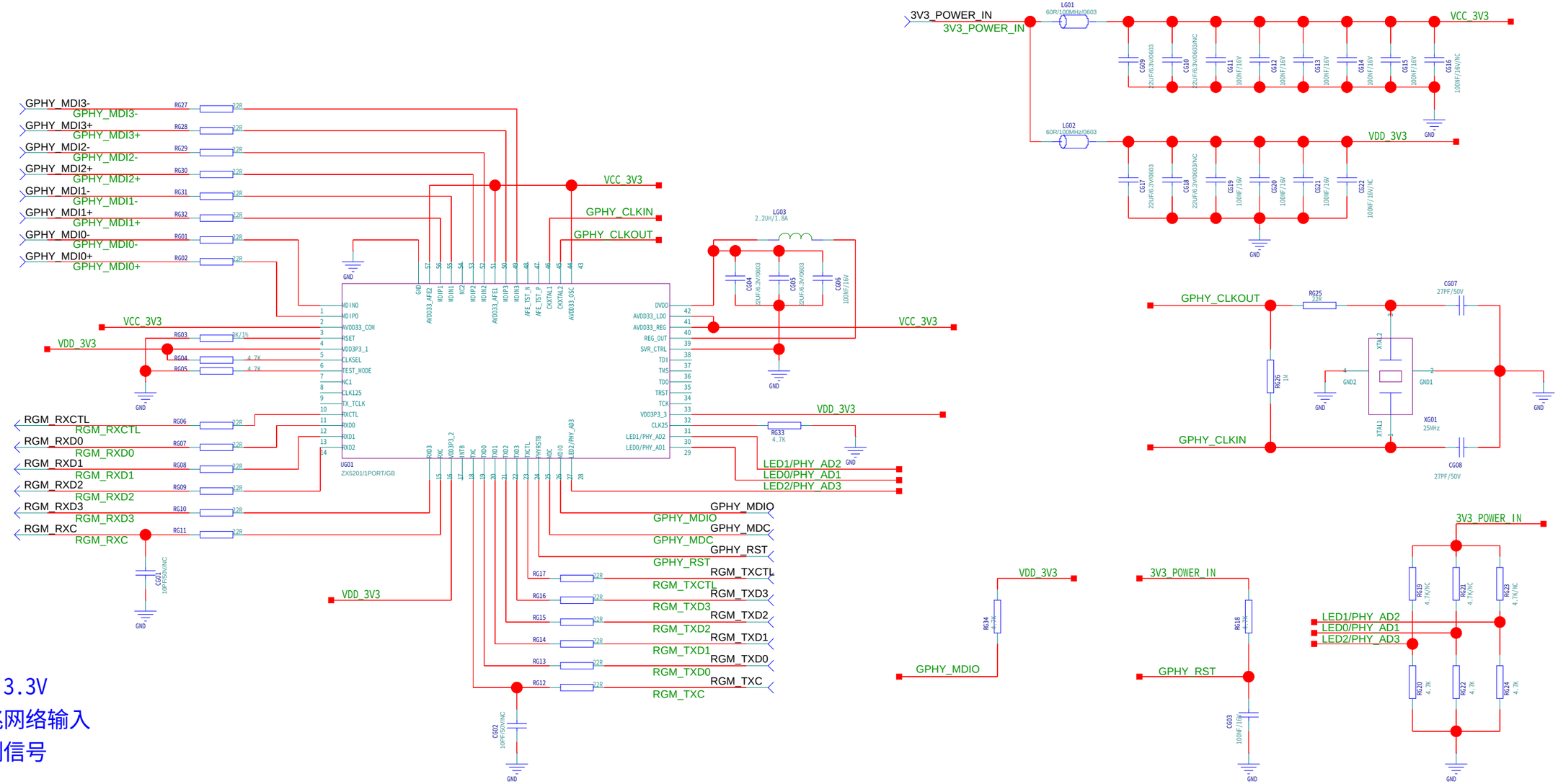


输入网络

3V3_POWER_IN：电源输入，3.3V

GPHY_MDIN/P0-IN/P3：千兆网络输入

RGM_TXCTL：RGMLL发送控制信号

RGM_TXC：RGMLL发送时钟

RGM_TXD0-RGM_TXD3：MAC发送RGMII数据线

GPHY_MDIO：管理接口数据线

GPHY_MDC：管理接口时钟线

GPHY_RST：复位I/O控制引脚

输出网络

RGM_RXCTL：RGMLL接收控制信号

RGM_RXC：RGMLL接收时钟

RGM_RXD0-RGM_RXD3：RGMII传输数据输出

时钟配置表：

CLKSEL	CLK25	CKXTAL1	CKXTAL2	备注
0	接时钟源	接0	板级浮空	
1	接0	接晶体	接晶体	
		接时钟源	板级浮空	时钟源电压幅值要求不大于1.5Vpp，时钟源与CKTXAL1之间需要交流耦合电容

注意事项

1、时钟配置引脚及配置方式见配置表；

2、SVR_CTRL选择是否使用内部电源管理器，默认使用；

3、管脚RSET为模拟参考电阻接口，需接3.01K/1%精度电阻；

4、PIN28-PIN30为地址选择端口，默认下拉，预留上拉电阻；

5、测试模式默认不使用；